



U11  
EP3C25Q240 ALTERA FPGA

	DB1CC	Zeichner	H. Gabelken	Blatt
Änderung	03.06.11	13:14	Titel	
Ausgabe	06.06.11	19:53	based on DDC SDR concept of NZADR	
Datei	HQTRX_V24T_B.T3001	Projekt		HQTRX